

Ganzheitliche
Systemlösungen
für Ihre individuellen
Anforderungen
angepasst.



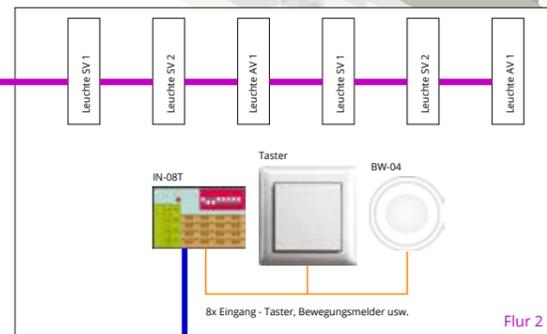
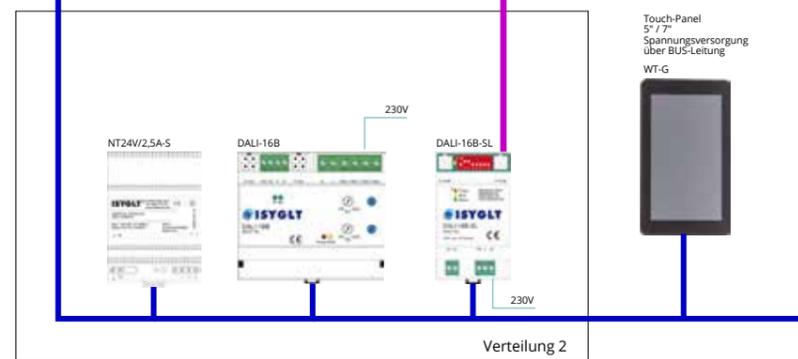
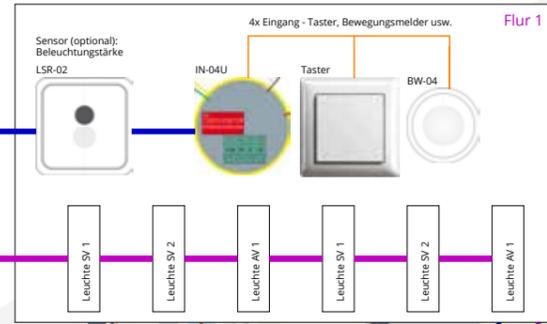
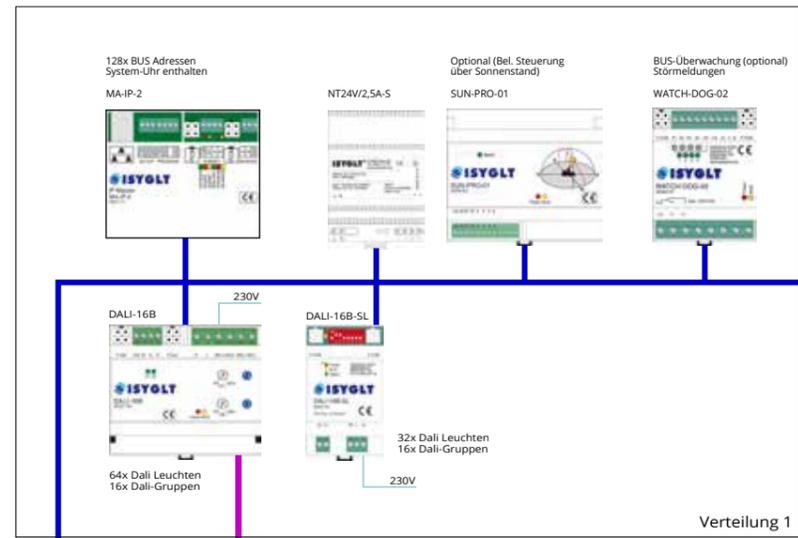
Technologiepartner:



SCHEMA FLUR MIT IP MASTER

Kabellegende

-  BUS-Leitung
z.B. J-Y(ST)Y 2x2x0,8mm
-  Steuer-Leitung
z.B. J-Y(ST)Y 4x2x0,8mm
-  DALI-Leitung inkl. Spg-
versorgung z.B. 5x2,5mm²
Dargestellt ist nur die
DALI-Daten-Leitung. Für
die 230V Spannungsver-
sorgung ist die max. Anzahl
der EVG's zu beachten



Fehlererkennung:
Ausfall BUS -> Ausfall wird vom EVG erkannt
Ausfall BUS-Teilnehmer -> Über Error-Bit werden defekte BUS-Teilnehmer erkannt
Betrieb im Fehlerfall:
Im Fehlerfall wird die Beleuchtung automatisch auf voreingestellten Wert z.B. 100% eingeschaltet

Diese Zeichnung ist urheberrechtlich geschützt. Eine unerlaubte Vervielfältigung sowie Weitergabe an Dritte verpflichtet zu Schadensersatz und kann strafrechtliche Folgen haben!

Zustand	Änderung	Datum	Name	Datum	Bearbeiter
				11.02.20	Maier
					Geprüft
Technologie: Electrical Installation				DIN 81346	

Erstellt für:

Technologiepartner:  

Unterverteiler VT D1
Proj-Nr.:
Zeichn-Nr.: Maßstab

Blatt - Info
aktuell
1
Anzahl
4

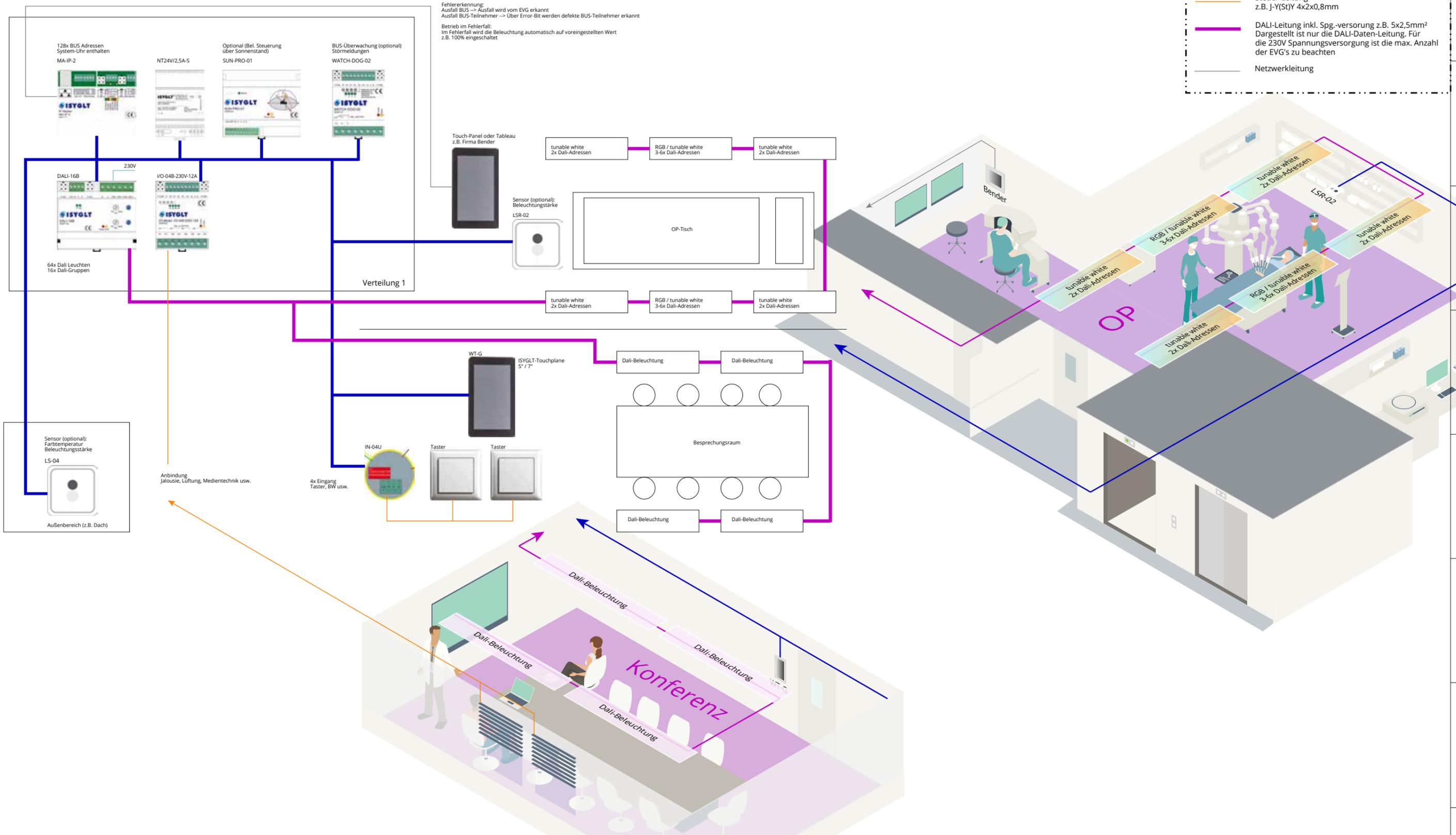
SCHEMA OP-/ UND KONFERENZRAUM MIT IP MASTER

Kabellegende

- BUS-Leitung
z.B. J-Y(St)Y 2x2x0,8mm
- Steuer-Leitung
z.B. J-Y(St)Y 4x2x0,8mm
- DALI-Leitung inkl. Spg.-versorgung z.B. 5x2,5mm²
Dargestellt ist nur die DALI-Daten-Leitung. Für die 230V Spannungsversorgung ist die max. Anzahl der EVG's zu beachten
- Netzwerkleitung

Fehlererkennung:
Ausfall BUS -> Ausfall wird vom EVG erkannt
Ausfall BUS-Teilnehmer -> Über Error-Bit werden defekte BUS-Teilnehmer erkannt

Betrieb im Fehlerfall:
Im Fehlerfall wird die Beleuchtung automatisch auf voreingestellten Wert
z.B. 100% eingeschaltet



Diese Zeichnung ist urheberrechtlich geschützt. Eine unerlaubte Vervielfältigung sowie Weitergabe an Dritte verpflichtet zu Schadensersatz und kann strafrechtliche Folgen haben!

Zustand	Änderung	Datum	Name	Datum	Bearbeiter
				11.02.20	Maier
				Norm	Geprüft
				DIN 81346	

Erstellt für:

Technologie: Electrical Installation

Technologiepartner:



Unterverteiler VT D1

Proj-Nr.:
Zeichn-Nr.:

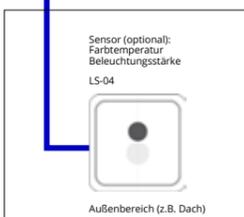
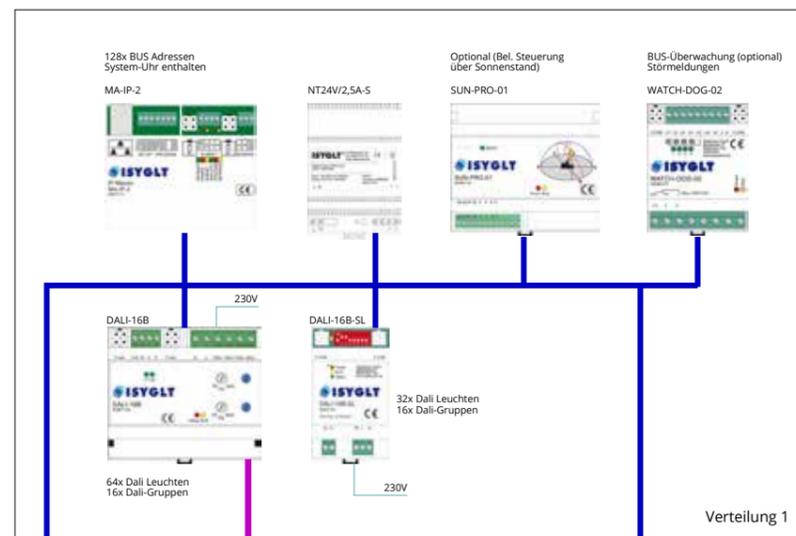
Maßstab

Blatt - Info
aktuell
1
Anzahl
4

SCHEMA BETTENZIMMER MIT IP MASTER

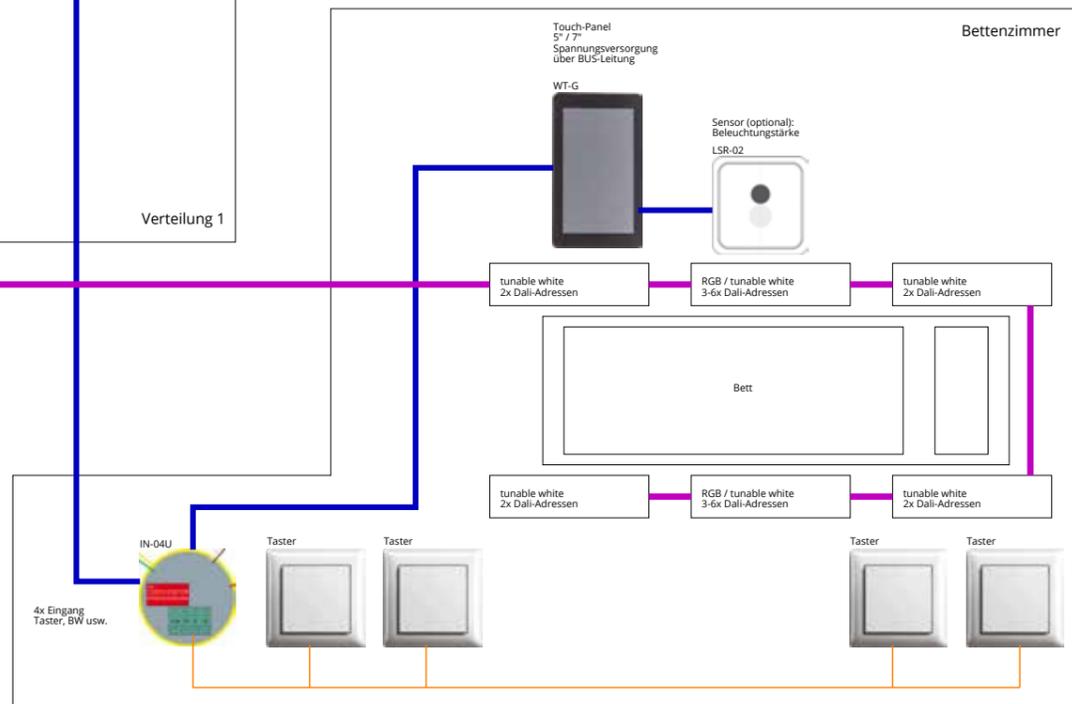
Kabellegende

- BUS-Leitung
z.B. J-Y(St)Y 2x2x0,8mm
- Steuer-Leitung
z.B. J-Y(St)Y 4x2x0,8mm
- DALI-Leitung inkl. Spg.-versorgung z.B. 5x2,5mm²
Dargestellt ist nur die DALI-Daten-Leitung. Für die 230V Spannungsversorgung ist die max. Anzahl der EVG's zu beachten



Fehlererkennung:
Ausfall BUS → Ausfall wird vom EVG erkannt
Ausfall BUS-Teilnehmer → Über Error-Bit werden defekte BUS-Teilnehmer erkannt

Betrieb im Fehlerfall:
Im Fehlerfall wird die Beleuchtung automatisch auf voreingestellten Wert z.B. 100% eingeschaltet



Diese Zeichnung ist urheberrechtlich geschützt. Eine unerlaubte Vervielfältigung sowie Weitergabe an Dritte verpflichtet zu Schadensersatz und kann strafrechtliche Folgen haben!

Zustand	Änderung	Datum	Name	Datum	Bearbeiter
				11.02.20	Maier
				Norm	Geprüft
				DIN 81346	

Technologie: Electrical Installation

Erstellt für:

Technologiepartner:



Unterverteiler VT D1

Proj-Nr.:
Zeichn-Nr.:

Maßstab

Blatt - Info
aktuell
1
Anzahl
4